



J.W. Price, 949/261.8433

Akira Shiohara et al.

S.n. 09/805,529

日本国特許庁

PATENT OFFICE
JAPANESE GOVERNMENT

NAK 1-3021

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出願年月日

Date of Application:

2000年 3月13日

出願番号

Application Number:

特願2000-068707

出願人

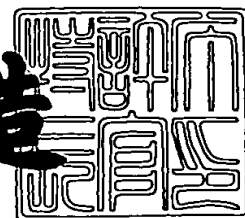
Applicant(s):

松下電器産業株式会社

2001年 2月23日

特許庁長官
Commissioner,
Patent Office

及川耕造



出証番号 出証特2001-3011036

【書類名】 特許願

【整理番号】 2036410039

【提出日】 平成12年 3月13日

【あて先】 特許庁長官 殿

【国際特許分類】 H01J 11/02
H01J 11/00

【発明者】

【住所又は居所】 大阪府門真市大字門真 1 0 0 6 番地 松下電器産業株式会社内

【氏名】 塩川 晃

【発明者】

【住所又は居所】 大阪府門真市大字門真 1 0 0 6 番地 松下電器産業株式会社内

【氏名】 村井 隆一

【発明者】

【住所又は居所】 大阪府門真市大字門真 1 0 0 6 番地 松下電器産業株式会社内

【氏名】 高田 祐助

【特許出願人】

【識別番号】 000005821

【氏名又は名称】 松下電器産業株式会社

【代理人】

【識別番号】 100090446

【弁理士】

【氏名又は名称】 中島 司朗

【選任した代理人】

【識別番号】 100109210

【弁理士】

【氏名又は名称】 新居 広守

【手数料の表示】

【予納台帳番号】 014823

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【包括委任状番号】 9810105

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 パネル表示装置及びガス放電パネルの駆動方法

【特許請求の範囲】

【請求項 1】 1 対の基板間に複数の放電セルがマトリックス状に配列されたガス放電パネルと、

前記複数の放電セルに書込パルスを印加することによって画像を書き込み、前記複数の放電セルに維持パルスを印加することによって放電維持を行う駆動回路とを備え、放電維持期間において前記放電パネルが画像を表示するパネル表示装置であって、

前記駆動回路は、

放電セルに印加される維持パルスの先縁に先立つ一定期間において、当該維持パルスとは逆極性の電圧パルスを前記放電セルに印加することを特徴とするパネル表示装置。

【請求項 2】 1 対の基板間に複数の放電セルがマトリックス状に配列されたガス放電パネルと、

前記複数の放電セルに書込パルスを印加することによって画像を書き込み、前記複数の放電セルに連続的に極性を切り替えながら維持パルスを印加することによって放電維持を行う駆動回路とを備え、放電維持期間において前記放電パネルが画像を表示するパネル表示装置であって、

前記駆動回路は、

放電セルに連続的に印加される維持パルスの少なくとも先頭のものについて、その先縁に先立つ一定期間において、当該維持パルスとは逆極性の電圧パルスを前記放電セルに印加することを特徴とするパネル表示装置。

【請求項 3】 前記駆動回路が放電セルに印加する逆極性のパルス電圧は、維持パルス電圧に対して、絶対値が 1. 0 倍以上であることを特徴とする請求項 1 または 2 記載のパネル表示装置。

【請求項 4】 前記駆動回路が放電セルに印加する逆極性のパルス電圧は、維持パルス電圧に対して絶対値が 1. 5 倍以上であることを特徴とする請求項 1 または 2 記載のパネル表示装置。

【請求項 5】 前記駆動回路が逆極性の電圧パルスを印加する期間の中で、維持パルス電圧に対して絶対値が 1. 0 倍以上である時間が 1 0 0 n s 以下であることを特徴とする請求項 3 または 4 のパネル表示装置。

【請求項 6】 前記駆動回路が逆極性の電圧を印加する期間の中で、維持パルス電圧に対して絶対値が 1. 0 倍以上である時間が 5 0 n s 以下であることを特徴とする請求項 3 または 4 記載のガス放電パネル。

【請求項 7】 1 対の基板の対向面に、誘電体で覆われた第 1 電極及び第 2 電極が、放電空間を介して配設されガス放電パネルと、

前記誘電体に壁電荷をためることにより画像の書き込みを行う書込部、及び前記第 1 電極及び第 2 電極間に維持パルスを印加することによって壁電荷がためられた箇所で放電維持を行う放電維持部からなる駆動回路とを備えたパネル表示装置であって、

前記放電維持部は、

各維持パルスの先縁に先立つ一定期間において、前記第 1 電極及び第 2 電極間に、当該維持パルスとは逆極性の電圧パルスを印加することを特徴とするパネル表示装置。

【請求項 8】 1 対の基板の対向面に、誘電体で覆われた第 1 電極及び第 2 電極が、放電空間を介して配設されガス放電パネルと、

前記誘電体に壁電荷をためることにより画像の書き込みを行う書込部、及び前記第 1 電極及び第 2 電極間に、極性を切り替えながら複数の維持パルスを連続的に印加することによって壁電荷がためられた箇所で放電維持を行う放電維持部からなる駆動回路とを備えたパネル表示装置であって、

前記放電維持部は、

放電セルに連続的に印加される維持パルスの少なくとも先頭のものについて、

その先縁に先立つ一定期間において、前記第 1 電極及び第 2 電極間に、当該維持パルスとは逆極性の電圧パルスを印加することを特徴とするパネル表示装置。

【請求項 9】 1 対の基板間に複数の放電セルが配列されたガス放電パネルを、前記複数の放電セルに書込パルスを印加することにより画像を書き込む書き込みステップと、前記複数の放電セルに維持パルスを印加することによって放電

維持を行う放電維持ステップとを繰り返すことによって、放電維持期間において前記ガス放電パネルに画像を発光表示させる駆動方法であって、

前記放電維持ステップでは、

各維持パルスの先縁に先立つ一定期間において、当該維持パルスとは逆極性の電圧パルスを前記放電セルに印加することを特徴とするガス放電パネルの駆動方法。

【請求項 1 0】 1 対の基板間に複数の放電セルが配列されたガス放電パネルを、前記複数の放電セルに書込パルスを印加することにより画像を書き込む書き込みステップと、前記複数の放電セルに極性を切り替えながら複数の維持パルスを連続的に印加することによって放電維持を行う放電維持ステップとを繰り返し、当該放電維持期間において前記ガス放電パネルに画像を発光表示させる駆動方法であって、

前記放電維持ステップでは、

前記複数の維持パルスの少なくとも先頭について、その先縁に先立つ一定期間において、当該維持パルスとは逆極性の電圧を前記放電セルに印加することを特徴とするガス放電パネルの駆動方法。

【発明の詳細な説明】

【 0 0 0 1 】

【発明の属する技術分野】

本発明は、コンピュータおよびテレビ等の画像表示に用いるガス放電パネル表示装置及びガス放電パネルの駆動方法に関し、特に、ガス放電パネルの誘電体層に電荷をためることによって画像を書き込み、放電維持することによって発光させるパルスメモリ方式で駆動するものに関する。

【 0 0 0 2 】

【従来の技術】

近年、コンピュータやテレビ等に用いられているディスプレイ装置において、プラズマディスプレイパネル（Plasma Display Panel、以下 P D P と記載する）は、大型で薄型軽量を実現することのできるものとして注目されている。

P D P は、大別して直流型（D C 型）と交流型（A C 型）とに分けられるが、

現在では大型化に適した A C 型が主流となっている。

【 0 0 0 3 】

また、近年実用化されつつあるハイビジョンテレビでは、フルスペックで画素数が 1920×1080 と高精細であるが、他のディスプレイと同様、PDPにおいても高精細に表示できる技術、並びに、高輝度、小電力で安定した画像を表示できる技術が望まれている。

A C 型 PDP において、各放電セルは元来、点灯もしくは消灯の 2 階調しか表現できないので、1 フレーム（1 フィールド）を複数のサブフレーム（サブフィールド）に分割し、各サブフレームにおける点灯／消灯を組み合わせることで中間階調を表現するフレーム内時分割階調表示方式が用いられている。

【 0 0 0 4 】

この表示方式では、各サブフレームは、初期化期間、書込期間、放電維持期間、消去期間という一連のシーケンスで構成されており、書込期間には、点灯すべき放電セルに壁電荷を蓄積して画像を書き込み、放電維持期間においては、全体の放電セルに一括して極性を交互に入れ替えながら維持パルスを加する。このとき壁電荷が蓄積された放電セルでは放電しそれ以外のセルでは放電しないように、維持パルスの電圧は、通常 $150 \sim 200 \text{ V}$ の範囲内に設定されている。

【 0 0 0 5 】

ところで、放電維持期間に放電セルに加される各維持パルスの波形としては、図 1 2 に示されようように矩形波が用いられている。矩形波は三角関数波のような波形と比べて立ち上がりがシャープであるため、維持パルスとして矩形波を用いることによって、立ち上がり開始から比較的短時間で放電を開始させることができるので、ある程度安定した画像を得ることが可能である。

【 0 0 0 6 】

【発明が解決しようとする課題】

しかしながら、このように維持パルスに矩形波を用いて駆動する場合にも、維持パルスの立ち上がりからかなり遅れて放電開始される「放電遅れ」が発生する確率が存在するため、数多くの放電セルで一部に放電遅れが発生する現象が診られる。特に放電維持期間において加される先頭の維持パルスにおいては放電遅

れが発生しやすい。

【 0 0 0 7 】

このような「放電遅れ」は、点灯すべき放電セルで点灯しないという点灯不良を発生させる原因となるので、表示画像の画質を低下させる要因である。

また、PDPにおいて、高輝度、小電力で画像を表示するために、その発光効率（投入する電力量に対する発光量）を向上させることが必要であるが、そのために、紫外線発光に寄与しない無効電流の発生を低減する技術も望まれている。

【 0 0 0 8 】

本発明は、PDPをはじめとするガス放電パネルを駆動する際に、放電維持期間における放電遅れの発生を抑えて画質を向上させると共に、無効電流の発生を抑えて発光効率を向上させることを目的とする。

【 0 0 0 9 】

【課題を解決するための手段】

上記目的を達成するため、本発明では、ガス放電パネルの各放電セルに維持パルス印加する際に、その先縁（パルス立ち上がり）に先立って、当該維持パルスと逆極性の電圧パルス短時間印加することとした。

このような駆動方法によれば、逆極性の電圧を印加する際に確率よく放電開始（EVOLUTION OF DISCHARGE）されるので、放電遅れが抑えられる。

【 0 0 1 0 】

また一般的に、放電セルに維持パルス印加して放電させる際に、パルスの先縁付近で一方の電極から他方の電極に向かって非常に速い速度で動く電子が放電空間内に発生するが、この初期に発生する電子は、紫外線発光にはあまり寄与しない。従って、従来のように単純な矩形波を維持パルスに用いると、その先縁付近で、放電空間内で発光に寄与しない電子がたくさん発生し、これが他方の電極へ到達することにより無効電流が発生する傾向がある。そして、この電流がガス放電パネルの発光効率を低下させる原因となる。

【 0 0 1 1 】

これに対して、上記本発明のように、維持パルスの先縁（立ち上がり）に先立って、逆極性の電圧パルス短時間印加すると、この逆極性のパルス印加する

ときには一方の電極から他方の電極に向かって動く電子が放電空間内にたくさん発生するが、これらの電子は他方の電極に到達する前に、維持パルスの印加が始まることによって一方の電極側に引き戻される。このようにして、維持パルスの立ち上がり時期に、放電空間内を電子が往復運動するので、発光に寄与しない電流の発生が抑えられ、発光に寄与する荷電粒子（電子やイオン）が多く生成されることができる。

【0012】

このような効果を奏するために、先立って印加する逆極性のパルスの電圧は、維持パルス電圧に対して、電圧絶対値を1.0倍以上に設定することが好ましく、更に、維持パルス電圧に対して電圧絶対値を1.5倍以上に設定することが好ましい。

また、逆極性の電圧を印加する期間については、この時間を100ns以下に設定することが好ましい。

【0013】

特に、維持パルス電圧に対して電圧絶対値が1.0倍以上になる時間は100ns以下に設定することが好ましく、更に50ns以下とすることが望ましい。

ところで、1つの放電維持期間においては、通常、各放電セルに対して極性を切り替えながら複数の維持パルスが連続的に印加される。そこで、十分な効果を奏するために、そのすべての維持パルスに対して上記のように逆極性パルスを印加することが好ましいが、一部の維持パルスに対してだけ逆極性パルスを印加してもよい。但し、その場合も、少なくとも放電維持期間における先頭の維持パルスに対しては、上記のように逆極性パルスを印加すべきである。

【0014】

【発明の実施の形態】

（表示装置について全体的な説明）

先ず、本実施形態にかかるPDP表示装置について、全体的な構成を説明する。

このPDP表示装置は、交流面放電型（AC型）PDPとその駆動装置から構成される。図1は、このPDPの見取図である。

【0015】

このPDPにおいては、前面基板11と背面基板12とが、互いに平行に間隙をおいて対峙して配置され、外周部が封止されている。

前面基板11の対向面上には、ストライプ状の走査電極群19a及び維持電極群19bが互いに平行に形成され、当該電極群19a、19bは、鉛ガラスなどからなる誘電体層17で覆われて、誘電体層17の表面は、MgO膜からなる保護層18で覆われている。背面基板12の対向面上には、ストライプ状のデータ電極群14とその表面を覆う鉛ガラスなどからなる誘電体層13が設けられ、その上に、データ電極群14と平行に隔壁15が配設されている。前面基板11と背面基板12との間隙は、隔壁15によって100～200 μ m程度の間隔で仕切られ、放電ガスが封入されている。放電ガスの封入圧力は、パネル内部が外部の圧力（大気圧）に対して負圧となるよう、通常は $1 \times 10^4 \sim 7 \times 10^4$ Pa程度の範囲に設定されるが、 8×10^4 Pa以上の高い圧力に設定する方が高発光効率を得るのに有利である。

【0016】

図2は、このPDPの電極マトリックスを示す図である。電極群19a、19bと、データ電極群14とは、互いに直交して配設されており、前面基板11及び背面基板12間の空間において、電極が交差するところに放電セルが形成されている。隣り合う放電セルの間は隔壁15で仕切られて、隣接する放電セルへの放電拡散が遮断されるようになっているため、解像度の高い表示を行うことができる。

【0017】

単色表示用のPDPでは、放電ガスとして、ネオンを中心とした混合ガスが用いられ、放電の際に可視域で発光することにより表示するが、図1のようなカラー表示用のPDPでは、放電セルの内壁に、三原色である赤（R）、緑（G）、青（B）の蛍光体からなる蛍光体層16を形成しておき、放電ガスとしてキセノンを中心とした混合ガス（ネオン－キセノンやヘリウム－キセノン）が用いられ、放電に伴って発生する紫外線を蛍光体層16で各色の可視光に変換することによりカラー表示を行う。

【 0 0 1 8 】

この P D P は、フレーム内時分割階調表示方式を用いて駆動される。

図 3 は、2 5 6 階調を表現する場合における 1 フレームの分割方法を示す図であって、横方向は時間、斜線部は放電維持期間を示している。

例えば、図 3 に示される分割方法の例では、1 フレームは、8 個のサブフレームで構成され、各サブフレームの放電維持期間の比は、1, 2, 4, 8, 1 6, 3 2, 6 4, 1 2 8 に設定されており、この 8 ビットバイナリの組み合わせによって 2 5 6 階調を表現できる。なお、N T S C 方式のテレビ映像においては、1 秒間あたり 6 0 枚のフレームで映像が構成されているため、1 フレームの時間は 1 6. 7 m s に設定されている。

【 0 0 1 9 】

各サブフレームは、初期化期間、書込期間、放電維持期間、消去期間という一連のシーケンスで構成されている。

図 4 は、本実施形態において、1 つのサブフレームにおいて各電極にパルスを印加するときのタイミングチャートである。

初期化期間には、走査電極群 1 9 a の全体に一括して初期化パルスを印加することにより全ての放電セルの状態を初期化する。

【 0 0 2 0 】

書込期間には、走査電極群 1 9 a に走査パルスを順次印加しながらデータ電極群 1 4 の中の選択された電極にデータパルスを印加することにより、点灯させようとする放電セルに壁電荷を蓄積し、1 画面分の画素情報を書き込む。

放電維持期間には、走査電極群 1 9 a と維持電極群 1 9 b 間に一括して、極性を入れ替えながら維持パルスを印加することによって、壁電荷が蓄積された放電セルで放電を起こして所定の時間発光させる。

【 0 0 2 1 】

図 4 に示すように、各維持パルスは、単純な矩形波ではなく、先縁に先立って逆極性のパルスが印加されるという特徴を持った波形となっているが、この点については後で詳述する。

消去期間には、幅の狭い消去パルスを走査電極群 1 9 a に一括して印加するこ

とによって放電セルの壁電荷を消去する。

【 0 0 2 2 】

(駆動装置及び駆動方法についての詳細な説明)

図 5 は、駆動装置 1 0 0 の構成を示すブロック図である。

この駆動装置 1 0 0 は、外部の映像出力器から入力されてくる映像データを処理するプリプロセッサ 1 0 1、処理された映像データを格納するフレームメモリ 1 0 2、フレーム毎及びサブフレーム毎に同期パルス生成部 1 0 3、走査電極群 1 9 a にパルスを印加するスキन्दライバ 1 0 4、維持電極群 1 9 b にパルスを印加するサステインドライバ 1 0 5、データ電極群 1 4 にパルスを印加するデータドライバ 1 0 6 から構成されている。

【 0 0 2 3 】

プリプロセッサ 1 0 1 は、入力されてくる映像データからフレーム毎の映像データ（フレーム映像データ）を抽出し、抽出したフレーム映像データから各サブフレームの映像データ（サブフレーム映像データ）を作成してフレームメモリ 1 0 2 に格納する。また、フレームメモリ 1 0 2 に格納されているカレントサブフレーム映像データから 1 ラインづつデータドライバ 1 0 6 にデータを出力したり、入力される映像データから水平同期信号、垂直同期信号などの同期信号を検出し、同期パルス生成部 1 0 3 にフレームごと及びサブフレームごとに同期信号を送ることも行う。

【 0 0 2 4 】

フレームメモリ 1 0 2 は、フレーム毎に、各サブフレーム映像データを分割して格納できるものである。

具体的には、フレームメモリ 1 0 2 は、1 フレーム分のメモリ領域（8 個のサブフレーム映像を記憶）を 2 個備える 2 ポートフレームメモリであって、一方のメモリ領域にフレーム映像データを書き込みながら、他方のメモリ領域から、これに書き込まれているフレーム映像データを読み出す動作を交互に行うことができるようになっている。

【 0 0 2 5 】

同期パルス生成部 1 0 3 は、プリプロセッサ 1 0 1 からフレームごと及びサブ

フレームごとに送られて来る同期信号を参照して、初期化パルス、走査パルス、維持パルス、消去パルスを立ち上がらせるタイミングを指示するトリガ信号を生成して、各ドライバ 1 0 4 ~ 1 0 6 に送る。

スキन्दライバ 1 0 4 は、同期パルス生成部 1 0 3 から送られてくるトリガ信号に呼応して、初期化パルス、走査パルス、維持パルス、消去パルスを生成して印加する。

【 0 0 2 6 】

図 6 は、スキन्दライバ 1 0 4 の構成を示すブロック図である。

初期化パルス、維持パルス、消去パルスは、全ての走査電極 1 9 a に共通して印加されるものである。

そのため、図 6 に示すように、スキन्दライバ 1 0 4 には、各パルスを発生するために 3 つパルス発生器（初期化パルス発生器 1 1 1、維持パルス発生器 1 1 2 a、消去パルス発生器 1 1 3）が備えられている。そして、これら 3 つのパルス発生器は、フローティンググラウンド方式で直列に接続され、同期パルス生成部 1 0 3 からのトリガ信号に応じて作動することによって、初期化パルス、維持パルス、消去パルスが択一的に、走査電極群 1 9 a に印加されるようになっている。

【 0 0 2 7 】

またスキन्दライバ 1 0 4 は、走査電極 1 9 a 1, 1 9 a 2... 1 9 a N に順に走査パルスを印加するために、ここでは図 6 に示すように、走査パルス発生器 1 1 4 と、これに接続されたマルチプレクサ 1 1 5 とを備え、同期パルス生成部 1 0 3 からのトリガ信号に応じて、走査パルス発生器 1 1 4 でパルスを発生すると共にマルチプレクサ 1 1 5 で切り換えて出力する方式をとっているが、各走査電極 1 9 a 毎に個別に走査パルス発生回路を設けた構成とすることも可能である。

【 0 0 2 8 】

そして、上記 3 つパルス発生器 1 1 1 ~ 1 1 3 からの出力と、走査パルス発生器 1 1 4 からの出力とを、択一的に走査電極群 1 9 a に印加するためにスイッチ SW1 及び SW2 が設けられている。

サステインドライバ 1 0 5 は、維持パルス発生器 1 1 2 b を備え、同期パルス

生成部 1 0 3 からのトリガ信号に呼応して維持パルスを生成して維持電極群 1 9 b に印加する。

【 0 0 2 9 】

データドライバ 1 0 6 は、シリアルに入力される 1 ラインに相当するサブフィールド情報に基づいて、データパルスをデータ電極群 1 4 1 ~ 1 4 M にパラレルに出力するものである。

図 7 は、データドライバ 1 0 6 の構成を示すブロック図である。

データドライバ 1 0 6 は、サブフレーム映像データを 1 走査ライン分ずつ取り込む第 1 ラッチ回路 1 2 1、これを記憶する第 2 ラッチ回路 1 2 2、データパルスを発生するデータパルス発生器 1 2 3、各データ電極 1 4 1 ~ 1 4 M の入口に設けられた AND ゲート 1 2 4 1 ~ 1 2 4 M から構成されている。

【 0 0 3 0 】

第 1 ラッチ回路 1 2 1 では、プリプロセッサ 1 0 1 から順に送られてくるサブフレーム映像データを CLK 信号に同期して数ビットずつ順に取り込み、1 走査ライン分のサブフレーム映像データ（データ電極 1 4 1 ~ 1 4 M の各々についてデータパルスを印加するか否かを示す情報）がラッチされたら、それを第 2 ラッチ回路 1 2 2 にまとめて移動する。第 2 ラッチ回路 1 2 2 は、同期パルス生成部 1 0 3 から送られてくるトリガ信号に呼応して、AND ゲート 1 2 4 1 ~ 1 2 4 M の中でデータパルスを印加するデータ電極に対応するものを開く。そして、データパルス発生器 1 2 3 では、これと同期してデータパルスを発生する。これによって、AND ゲートが開かれたものに対応するデータ電極にデータパルスが印加される。

【 0 0 3 1 】

このような駆動装置 1 0 0 において、以下に示すように、初期化期間、書込期間、放電維持期間、消去期間という一連のシーケンスによって構成される 1 サブフレーム分の動作を 8 回繰返すことによって、1 フレームの画像表示が行われる。

初期化期間においては、スキヤンドライバ 1 0 4 のスイッチ SW1 は ON、SW2 は OFF とし、初期化パルス発生器 1 1 1 で 全ての走査電極 1 9 a に一括

して初期化パルスを印加することによって、全ての放電セルで初期化放電を行い、各放電セルに壁電荷を蓄積する。ここで、各放電セルにある程度の壁電圧をかけることによって、次の書込期間における書込放電の立ち上がりを早めることができる。

【 0 0 3 2 】

書込期間においては、スキャンドライバ 1 0 4 のスイッチ SW2 は ON、SW1 は OFF とし、走査パルス発生器 1 1 4 で発生する負電圧の走査パルスを、第 1 行目の走査電極 1 9 a 1 ~ 最終行の走査電極 1 9 a N に対して順に印加する。そして、これにタイミングを合わせて、データドライバ 1 0 6 は、データ電極 1 4 1 ~ 1 4 M 中の点灯しようとする放電セルに対応するものに、正電圧のデータパルスを印加することによって書込放電を行い、その放電セルに壁電荷を蓄積する。このようにして、点灯しようとする放電セルの誘電体層の表面に壁電荷を蓄積することによって、1 画面分の潜像が書き込まれることになる。

【 0 0 3 3 】

走査パルス及びデータパルスのパルス幅（書込パルス幅）は、駆動を高速にするためにはできるだけ短く設定するのが望ましいが、書込パルス幅が短か過ぎると書き込み不良が生じやすくなる。また、回路上の制約からも、パルス幅は通常 $1.25 \mu\text{sec}$ 程度以上に設定する必要がある。

放電維持期間においては、スキャンドライバ 1 0 4 のスイッチ SW1 は ON、SW2 は OFF とし、維持パルス発生器 1 1 2 a で走査電極群 1 9 a に一括して一定の長さ（例えば $1 \sim 5 \mu\text{sec}$ ）の放電パルスを印加する動作と、サステインドライバ 1 0 5 の維持パルス発生器 1 1 2 b で維持電極群 1 9 b に一括して一定の長さの放電パルスを印加する動作を交互に繰り返す。

【 0 0 3 4 】

これによって、書込期間に壁電荷が蓄積された放電セルにおいて、誘電体層表面の電位が放電開始電圧を上回ることによって放電が生じ、当該放電セル内では、この維持放電に伴って紫外線が発光され、これが蛍光体層で可視光に変換されることによって蛍光体層の色に対応する可視光が発光がなされる。

消去期間においては、スキャンドライバ 1 0 4 のスイッチ SW1 は ON、SW2

はOFFとし、消去パルス発生器113から幅の狭い消去パルスを走査電極群19aに一括して印加し、不完全な放電を発生することによって、各放電セルにおける壁電荷を消去する。

【0035】

（放電維持期間におけるパルス波形について）

放電維持期間において、走査電極群19aと維持電極群19bとの間に印加され維持パルスの波形やその効果などについて、以下の実施の形態1，2で詳細に説明する。

〔実施の形態1〕

図4に示されるように、本実施の形態では、放電維持期間において、走査電極群19aと維持電極群19bとに交互に正の維持パルスが印加されるが、各維持パルスの立ち上がりに先立って逆極性の電圧パルスが短時間印加される。

【0036】

以下、走査電極群19aに維持パルスが印加される際について詳細に説明し、維持電極群19bに維持パルスが印加される際は同様であるため、説明を省略する。

まず、走査電極群19aに正の維持パルスを印加する際に、その立ち上がりに先立って負極性の電圧を短時間印加し、その後、通常の維持電圧で正の維持パルスを印加している。

【0037】

ここで、「通常の維持電圧」というのは、アドレス時に壁電荷が蓄積された放電セルでは放電がなされ、壁電荷が蓄積されなかった放電セルでは放電されないような範囲内で設定された電圧値である。この電圧値は、PDPのパネル設計（放電セルのサイズや電極幅、誘電体層の厚さなど）に依存し、一般的に放電セルの放電開始電圧より低い電圧（放電開始電圧－50V～放電開始電圧の範囲）である。

【0038】

なお、PDPにおける放電開始電圧は、次のようにして測定することができる。

PDPを目で観察しながら、パネル駆動装置からPDPに印加する電圧をわずかずつ増加させ、PDPの放電セルの一つ或は規定個数（例えば3個）以上が点灯し始めたときの印加電圧を読み取ってこれを放電開始電圧として記録する。

【0039】

（本実施形態の維持パルス波形による放電遅れ抑制効果についての説明）

通常の維持電圧で単純な矩形波からなる維持パルスを印加する場合、立ち上がり時における電圧降下によって放電遅れが生じることがある。この放電遅れは、維持パルスの立ち上がり時に急激に電流が流れ出すことにより電圧降下が起こり、再び電位が上昇するまで時間がかかるために発生するものと考えられる。これに対して、上記のように維持パルスの立ち上がりに先立って逆極性の電圧を短時間印加すれば、この逆極性パルスの印加によって確率よく放電を開始させることができるので、放電遅れが抑えられる。

【0040】

また、正の維持パルスが立ち上がる時に放電が開始されているため、「通常の維持電圧」を比較的低く設定しても、確実に放電がなされるということもできる。

また、従来のように単純な矩形波を用いた場合は、放電セルに維持パルスを印加して放電させる際に、パルスの立ち上がり時に一方の電極から他方の電極に向かって、非常に速い速度で動く電子が放電空間内に発生し、これによって紫外線発光にはあまり寄与しない電流が生じる傾向にある。

【0041】

これに対して、本実施形態のように逆極性のパルスを印加すると、放電空間内に発生する電子は一方の電極から他方の電極に向けて走るが、その後引っ張り戻され、一方の電極の誘電体層に吸収されることになる。そして、このように放電空間内を電子が往復する間に、気体粒子と衝突を繰り返し、励起原子が生成される。

、本実施形態にかかる維持パルス波形の一例、図8（b）は、矩形波維持パルスの一例であって、同一のPDPを駆動するのに用いたものである。

【0042】

図 8 (a) の波形は、図 8 (b) の波形と比べて「通常の維持電圧」はかなり低く設定されているが、このような波形を用いても放電遅れは生じることなく、良好に画像表示を行うことが可能である。

このような効果を得るために、立ち上がり（図 8 (a) 中において T_a で示される期間）に先立って印加される負の電圧値（図 8 (a) 中において V_{min} で示される電圧）は、「通常の維持電圧」（図 8 (a) 中において V_s で示される電圧値）もしくは放電開始電圧と比べて、電圧絶対値を同等以上の大きさに設定することが好ましく、更に電圧絶対値を 1.5 倍以上に設定することが好ましい。

【 0 0 4 3 】

立ち上がりに先立って負電圧を印加する期間（図 8 (a) 中において T_b で示される期間）については、これを長くしすぎると、この期間に流れる電流によって消費電力が増大するという問題も生じ得る。特に、この期間 T_b の中でも、通常の維持電圧 V_s （もしくは放電開始電圧）より電圧絶対値が大きい期間（図 8 (a) 中において T_c で示される期間）を長くしすぎると、この期間に流れる電流によって消費電力が増大するが、これを短時間に設定することによって、消費電力の増大も軽微に抑えられる。

【 0 0 4 4 】

このような観点から、立ち上がりに先立って印加する逆極性の電圧 V_{min} の絶対値を大きく設定するほど、その印加時間を短く設定することが必要と考えられる。一般的には、この期間 T_c を 100 ns 以下に設定することが好ましい。

例えば、走査電極 19 a と維持電極 19 b との間隙が 60 μm であって、走査電極 19 a に、正極性の維持パルスを印加する際にその立ち上がりに先立って負電圧 V_{min} を -400 V で印加する場合、走査電極 19 a に、放電開始電圧以上の負電圧が印加されてから 100 ns 以内に正電圧に変換して印加すれば、負電圧の印加によって放電空間内に発生した荷電粒子が走査電極 19 a（または維持電極 19 b）に到達する以前に極性が入れ替わって、反対側の維持電極 19 b（または走査電極 19 a）の方に引き戻されるので、この期間に発生する電流はわずかである。また、このように、電極間を荷電粒子が往復して走ることにより、いわば種火が形成されるので、正極性のパルスを印加する際の電圧 V_s を 200

V程度にすれば確実に放電がなされ、放電遅れは回避される。

【 0 0 4 5 】

更に負電圧パルスが印加されている期間の中で電圧絶対値が放電開始電圧以上の時間を 50 ns 以下に設定すれば、当該期間に流れる電流をほとんど0とすることができる点でより好ましいということが言える。

(維持パルスの波形を形成する回路について)

このように先縁付近に特徴を持った波形を維持パルスとして印加するためには、図5、6に示す維持パルス発生器112a及び維持パルス発生器112bの各々に、図9に示すようなパルス合成回路を用いればよい。

【 0 0 4 6 】

図9は、このような波形のパルスを発生するパルス合成回路のブロック図である。

このパルス合成回路は、第1パルス発生器131、第2パルス発生器132などから構成されている。

第1パルス発生器131は負電圧のパルス、第2パルス発生器132は正電圧のパルスを発生するものであって、第1パルス発生器131で発生する第1パルスは比較的幅狭のパルス、第2パルス発生器132で発生する第2パルスは比較的幅広の矩形波である。

【 0 0 4 7 】

そして、第2パルスの立ち上がりのタイミングは、第1パルスの立ち下がりとはほぼ一致するように設定されている。

第1、第2パルス発生器131、132は、フローティンググランド方式で直列に接続され、第1、第2パルスの出力電圧が加算されるようになっている。

そして、このパルス合成回路では、同期パルス生成部103から送られてくるトリガ信号に呼応して、以下のように各パルス発生器が動作してパルスを発生すると共に発生したパルスを合成して出力する。

【 0 0 4 8 】

図10は、上記パルス合成回路で第1パルス、第2パルスが合成される様子を示す図である。

先ず、同期パルス生成部 1 0 3 から第 1 パルス発生器 1 3 1 にトリガ信号が送られて、第 1 パルス発生器 1 3 1 で第 1 パルスが立ち上げられる。この第 1 パルスは短時間で立ち下がる。それとほぼ同時に、同期パルス生成部 1 0 3 から第 2 パルス発生器 1 3 2 にトリガ信号が送られて第 2 パルス発生器 1 3 2 で第 2 パルスが立ち上げられる。そして、第 2 パルスの電圧でしばらく出力された後、立ち下がる。

【 0 0 4 9 】

なお、図 9 のパルス合成回路における変形例として、第 1 パルス発生器 1 3 1 , 第 2 パルス発生器 1 3 2 を並列に接続して、第 1 パルス, 第 2 パルスの出力をオーバーラップさせるようにしても、同様の波形が合成される。

(逆極性パルスの立ち上がりの傾斜について)

ところで、維持パルスに先立って逆極性パルスを印加する際に、この逆極性パルスの立ち上がり部分における傾きが大きすぎると、即ち極めて短時間に大きい電圧変化幅で印加電圧を変化させると、それに伴い大きな電流が流れて発光効率が低下する傾向がある。

【 0 0 5 0 】

従って、高い発光効率を確保するために、この逆極性パルスの立ち上がり部分の傾きをある程度緩やかに設定すればよいと考えられる。ただし、この立ち上がり部分の中で、絶対値が通常の維持電圧を越える範囲で傾きを緩やかにすると、放電遅れを抑制する効果が損なわれてしまうことになる。

このような点を考慮すると、図 8. (a) に示されるパルス波形のように、逆極性パルスの立ち上がり部分の前半においては傾きを緩やかに設定して電流を抑え、後半においては傾きを大きくするのが好ましいといえることができる。

【 0 0 5 1 】

逆極性パルスの立ち上がり時におけるの傾きを調整するには、第 1 パルスの立ち上がりの傾きを調整すればよく、それは、第 1 パルス発生器 1 3 1 における R L C 回路の時定数を調整することによって調整することができる。

〔実施の形態 2〕

本実施形態においても、放電維持期間に走査電極群 1 9 a と維持電極群 1 9 b

との間に印加される維持パルスの特徴については、実施の形態 1 と同様である。

【 0 0 5 2 】

ただし、実施の形態 1 では、放電維持期間において、瞬間にはどちらか一方の電極群だけに電圧が印加される例、即ち走査電極群 1 9 a に維持パルスを印加しているときには維持電極群 1 9 b は電圧を印加せず、維持電極群 1 9 b に維持パルスを印加しているときには走査電極群 1 9 a に電圧を印加しない例を示したが、本実施形態においては、走査電極群 1 9 a 及び維持電極群 1 9 b の両方にパルスを印加し、その組み合わせによって、走査電極群 1 9 a と維持電極群 1 9 b との間に印加される維持パルスの特徴が形成されている。

【 0 0 5 3 】

図 1 1 は、放電維持期間において、維持パルス発生器 1 1 2 a 及び維持パルス発生器 1 1 2 b によって、走査電極群 1 9 a 及び維持電極群 1 9 b の各々にパルスが印加され、その結果、走査電極群 1 9 a と維持電極群 1 9 b との間に電位差が発生する様子を示すタイミングチャートであって、いづれも、走査電極群 1 9 a と維持電極群 1 9 b との間に生じる電位差波形（維持パルス）が、上記特徴を有するものとなっている。

【 0 0 5 4 】

この図 1 1 の例では、走査電極群 1 9 a に正電圧（V2）の矩形波が印加されるタイミングに合わせて、その立ち上がりに先がけて維持電極群 1 9 b に正電圧の矩形波パルス（V1）が短時間印加されている。そして、この維持電極群 1 9 b に印加されるパルスの立ち下がりとはほぼ同時に、走査電極群 1 9 a への正電圧の矩形波が立ち上がっている。この結果、走査電極群 1 9 a と維持電極群 1 9 b との間には、正のパルスが立ち上がる直前の短時間に負電圧（-V1）が印加され、その後、しばらく正の電圧（通常の維持電圧）V2が印加されて立ち下がることになる。

【 0 0 5 5 】

一方、維持電極群 1 9 b に正電圧（V2）の矩形波が印加されるタイミングに合わせて、その先縁に先立って走査電極群 1 9 a に正電圧の矩形波パルス（V1）が短時間印加されている。そして、この走査電極群 1 9 a に印加されるパルス

の立ち下がりとはほぼ同時に、維持電極群 1 9 b への正電圧の矩形波が立ち上がっている。この結果、走査電極群 1 9 a と維持電極群 1 9 b との間には、負の維持パルスの先縁直前の短時間に正電圧 ($-V_1$) が印加され、その後、しばらく負の電圧 (通常の維持電圧) $-V_2$ が印加されることになる。

【 0 0 5 6 】

このように、本図の例では、各電極群 1 9 a, 1 9 b に印加するパルスは共に矩形波であるので、実施の形態 1 で用いたようなパルス合成回路を用いる必要はない。

(実施の形態に関する変形例など)

上記実施の形態 1、2 では、放電維持期間におけるすべての維持パルスに対して、その先縁に先立って逆極性の電圧パルスを印加する例を示したが、本発明では、必ずしも放電維持期間におけるすべての維持パルスに対してその先縁に先立って逆極性の電圧パルスを印加する必要はなく、一部の維持パルスに対してだけこれを適用してもよい。

【 0 0 5 7 】

但し、一般的に、放電維持期間において複数の維持パルスを連続的に印加する際、先頭の維持パルス印加時には特に放電遅れが発生しやすく、先頭の維持パルスにおいて放電が開始されれば 2 番目以降の維持パルスにおいても容易に放電が開始されるため、良好な画像表示を行うためには、少なくとも先頭の維持パルスに対しては、その先縁に先立って逆極性の電圧パルスを印加するべきである。

【 0 0 5 8 】

具体的には、走査電極群 1 9 a 側が正電圧となるよう印加される維持パルスの先頭のもののだけに対して、その立ち上がりに先立って走査電極群 1 9 a 側が負電圧になるようパルスを印加するようにして、他の維持パルスには、従来と同様の単純な矩形波を適用してもよい。

或は、走査電極群 1 9 a 側が正電圧となるよう印加される維持パルスに対しては、その立ち上がりに先立って走査電極群 1 9 a 側が負電圧になるようパルスを印加するようにして、維持電極群 1 9 b 側が正電圧となるよう印加される維持パルスには従来と同様の単純な矩形波を適用してもよい。

【 0 0 5 9 】

この場合、上記実施の形態 1，2 のようにすべての維持パルスに対して適用する場合と比べて、発光効率を向上させる効果については劣るけれども、放電遅れの抑制についてはほぼ同等の効果を奏するものと考えられる。

【 0 0 6 0 】

【発明の効果】

以上のように、本発明によれば、ガス放電パネルの各放電セルに印加する維持パルスの立ち上がりに先立って、当該維持パルスと逆極性のパルス（維持パルス電圧に対して電圧絶対値が 1.0 倍以上）を短期間（100 ns 以下）印加することによって、放電遅れを抑えて確実に発光させ、安定した動作を確保できるので、優れた画質を実現することができると共に、維持パルス立ち上り時において紫外線発光に寄与しない電流が流れるのを抑制し、これによってガス放電パネルの発光効率を向上させることができる。

【図面の簡単な説明】

【図 1】

実施の形態にかかる交流面放電型 PDP の見取図である。

【図 2】

上記 PDP の電極マトリックスを示す図である。

【図 3】

上記 PDP の駆動時におけるフレーム分割方法を示す図である。

【図 4】

実施の形態 1 で、1 つのサブフレームにおいて各電極にパルスを印加するときのタイミングチャートである。

【図 5】

実施の形態にかかる PDP 駆動装置の構成を示すブロック図である。

【図 6】

図 5 中のスキンドライバの構成を示すブロック図である。

【図 7】

図 5 中のデータドライバの構成を示すブロック図である。

【図 8】

実施の形態にかかる維持パルス波形の一例を示す図、及び、従来から用いられている矩形波維持パルスの一例である。

【図 9】

実施の形態 1 にかかる波形のパルスを発生するパルス合成回路のブロック図である。

【図 1 0】

上記パルス合成回路で第 1 パルス、第 2 パルスが合成される様子を示す図である。

【図 1 1】

実施の形態 2 で放電維持期間において各電極にパルスが印加される様子を示すタイミングチャートである。

【図 1 2】

従来例で 1 つのサブフレームにおいて各電極にパルスを印加するときのタイミングチャートである。

【符号の説明】

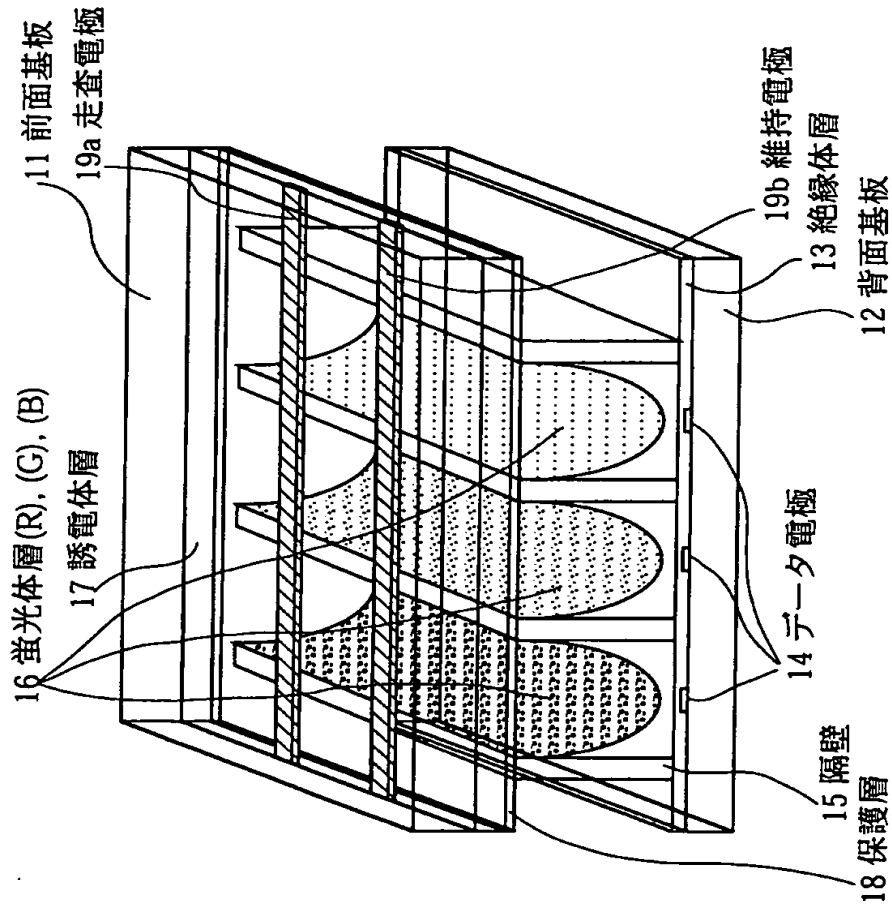
- 1 1 前面基板
- 1 2 背面基板
- 1 3 誘電体層
- 1 4 データ電極
- 1 5 隔壁
- 1 6 蛍光体層
- 1 7 誘電体層
- 1 8 保護層
- 1 9 a 走査電極
- 1 9 b 維持電極
- 1 0 0 駆動装置
- 1 0 4 スキャンドライバ
- 1 0 5 サステインドライバ

- 1 0 6 データドライバ
- 1 1 2 a 維持パルス発生器
- 1 1 2 b 維持パルス発生器
- 1 3 1 第 1 パルス発生器
- 1 3 2 第 2 パルス発生器

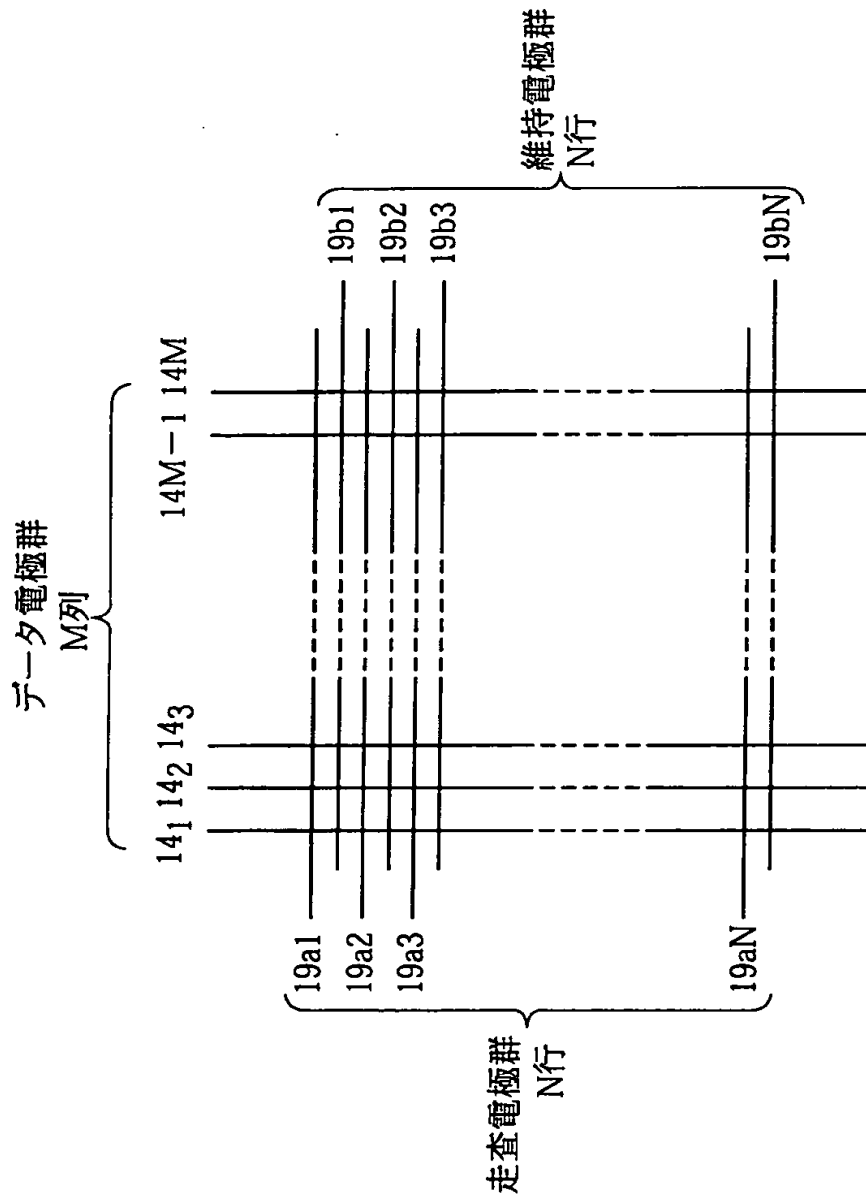
【書類名】

図面

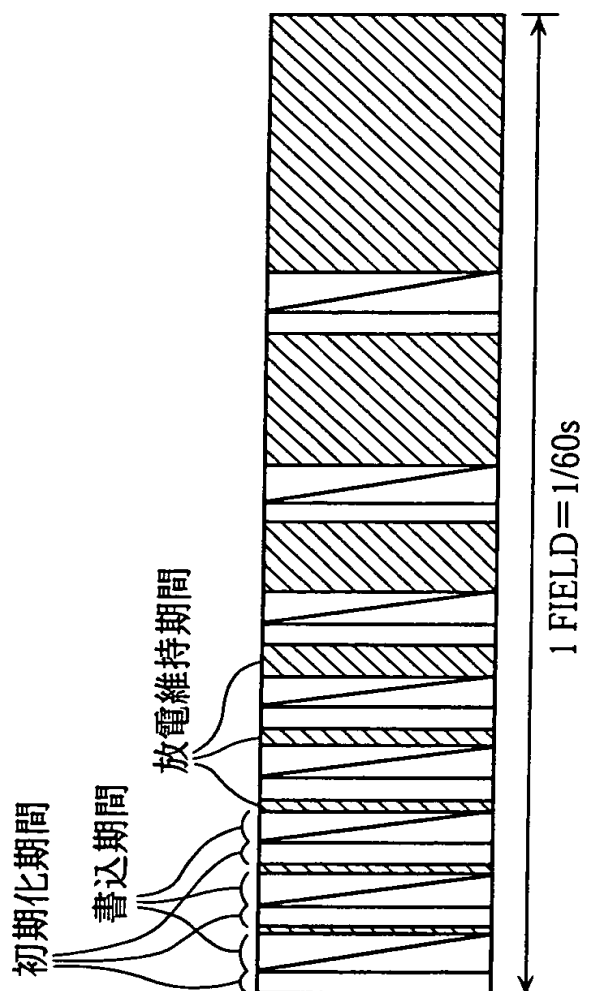
【図 1】



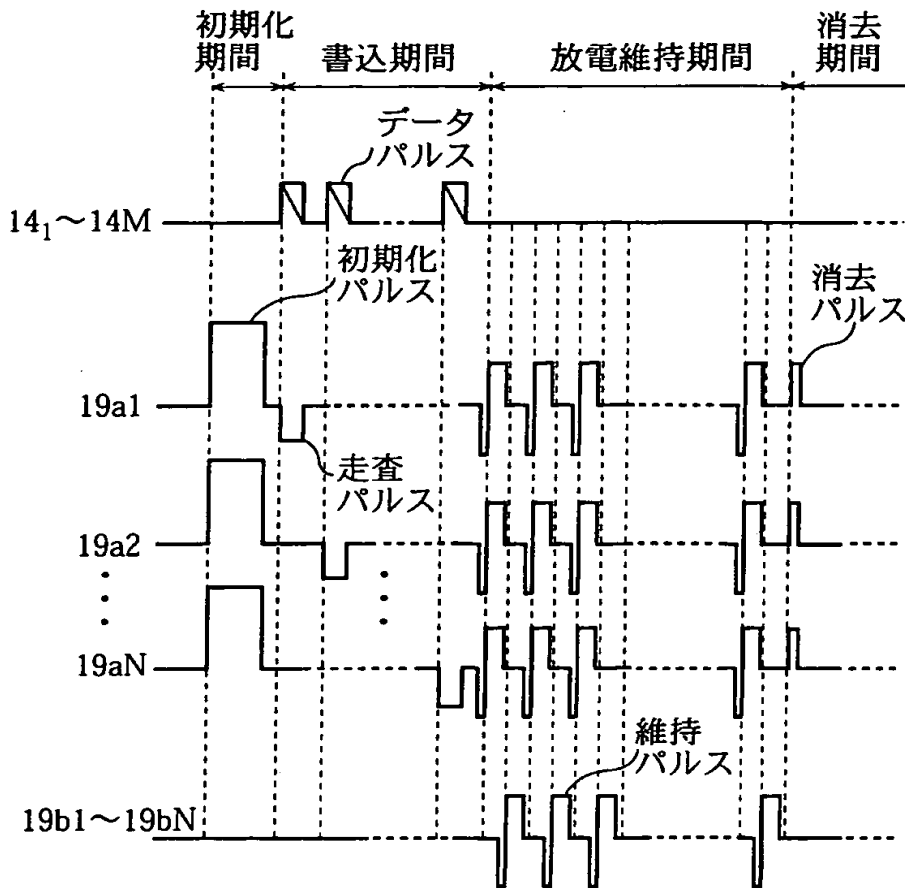
【図 2】



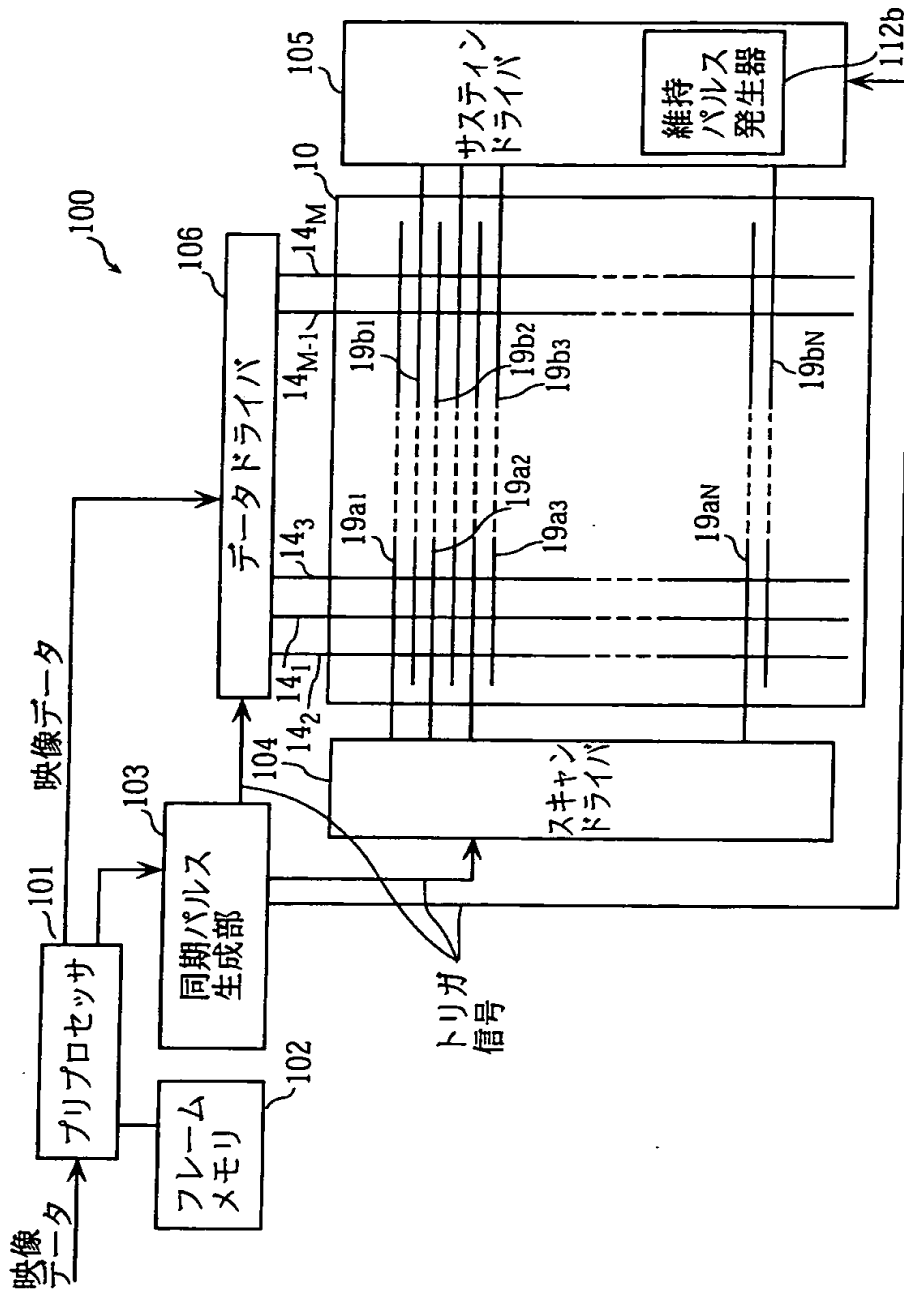
【図 3】



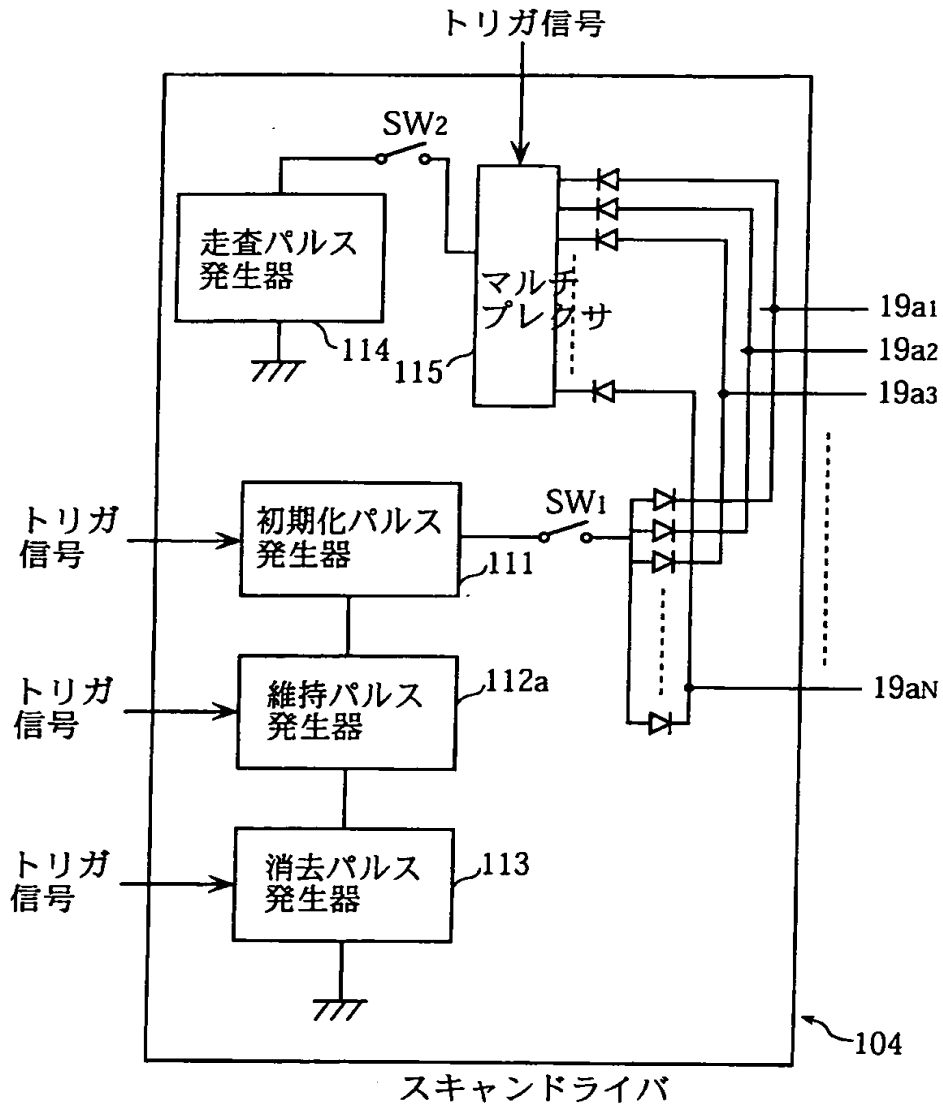
【図 4】



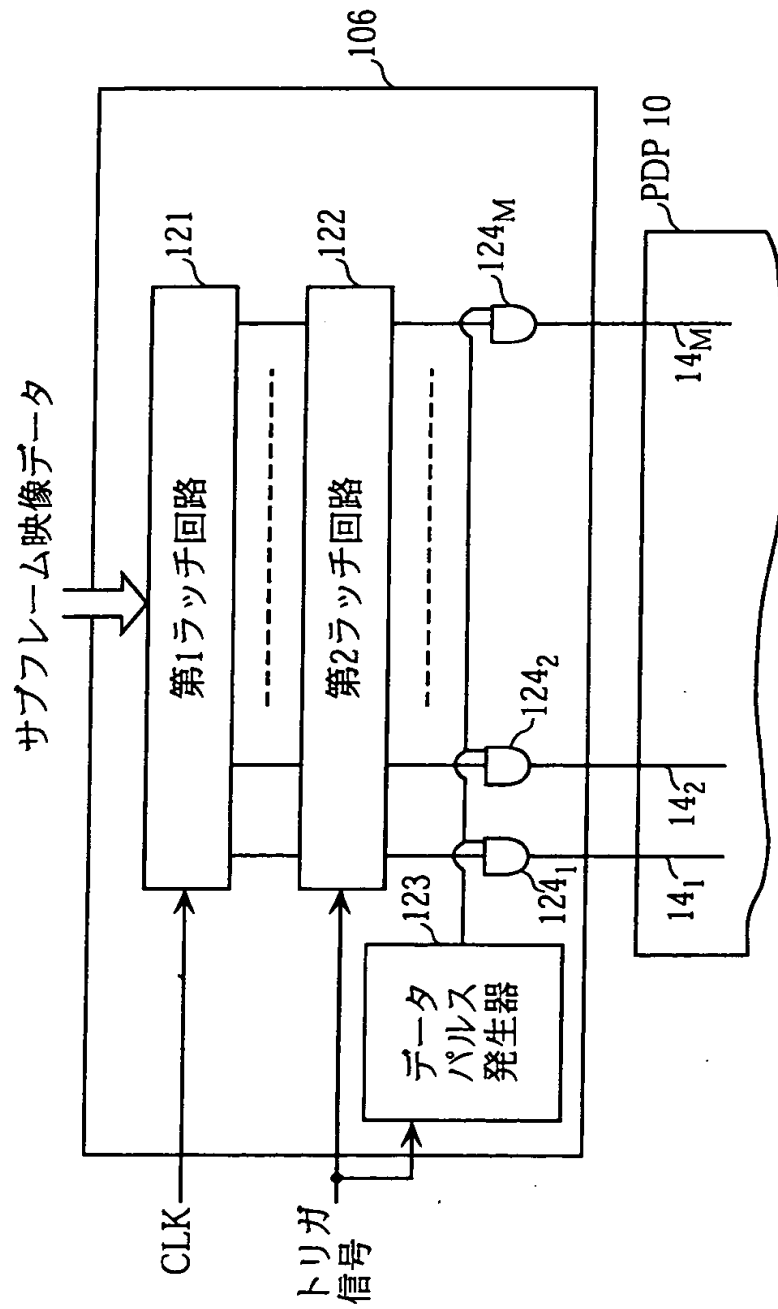
【図 5】



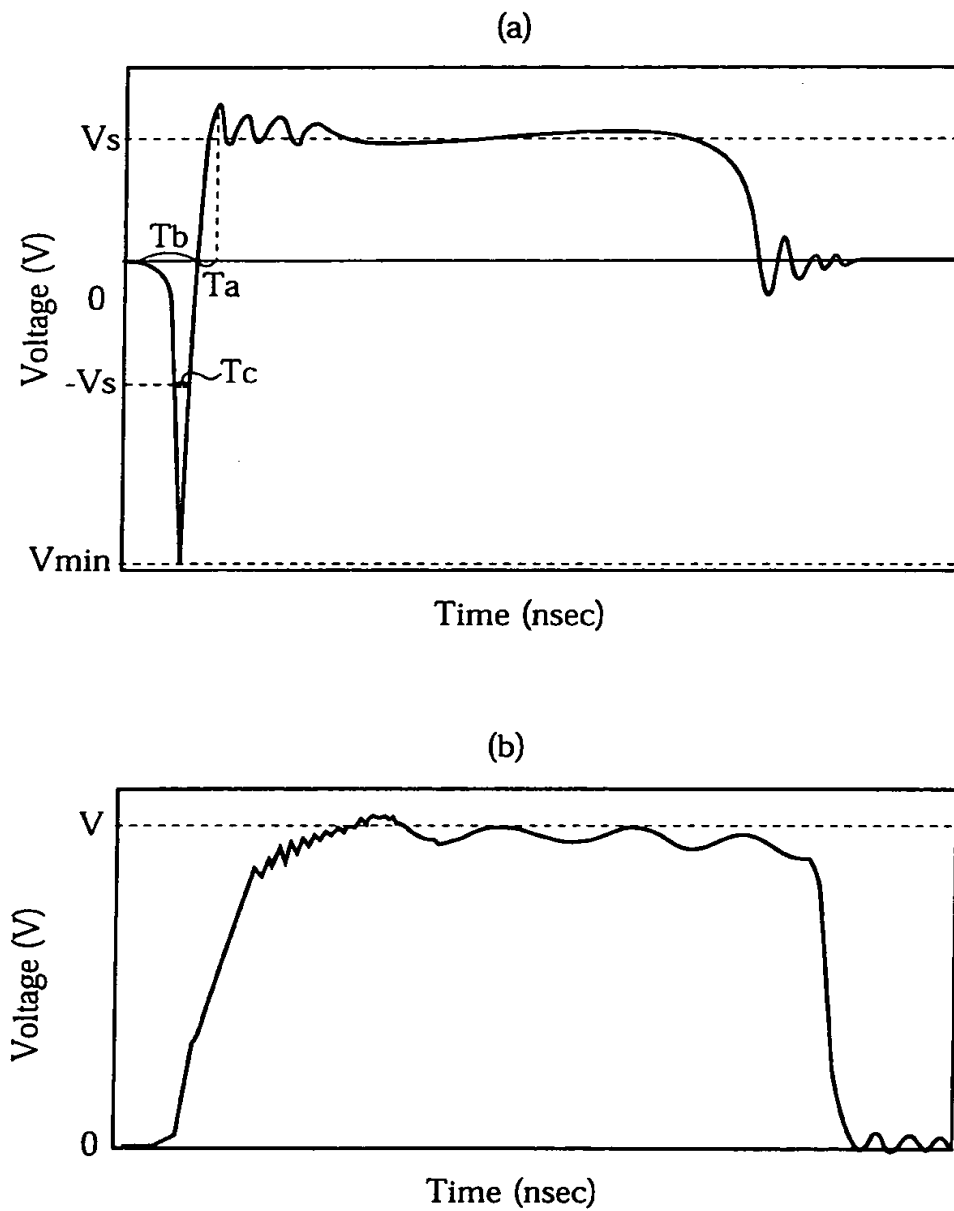
【図 6】



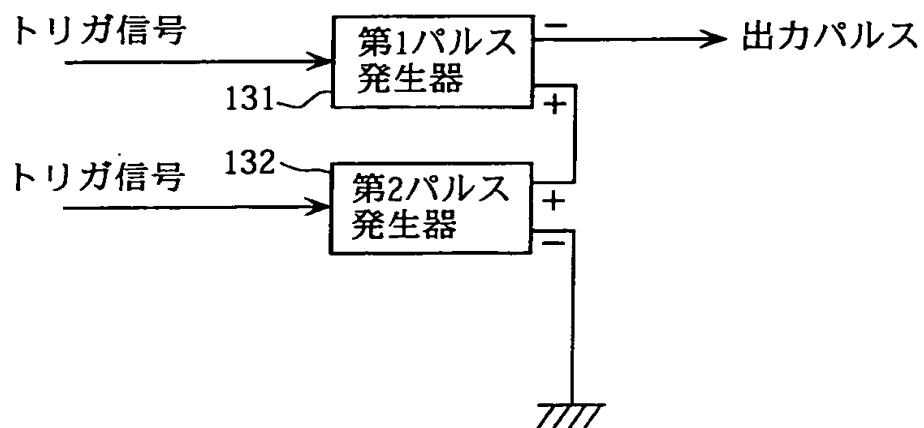
【図7】



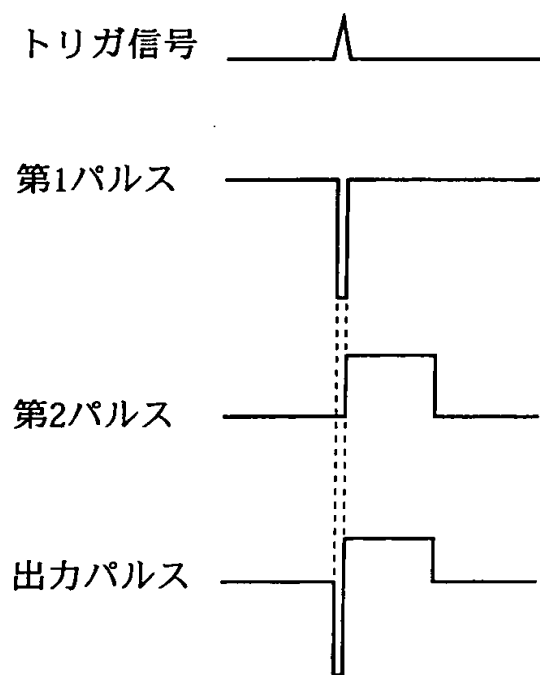
【図 8】



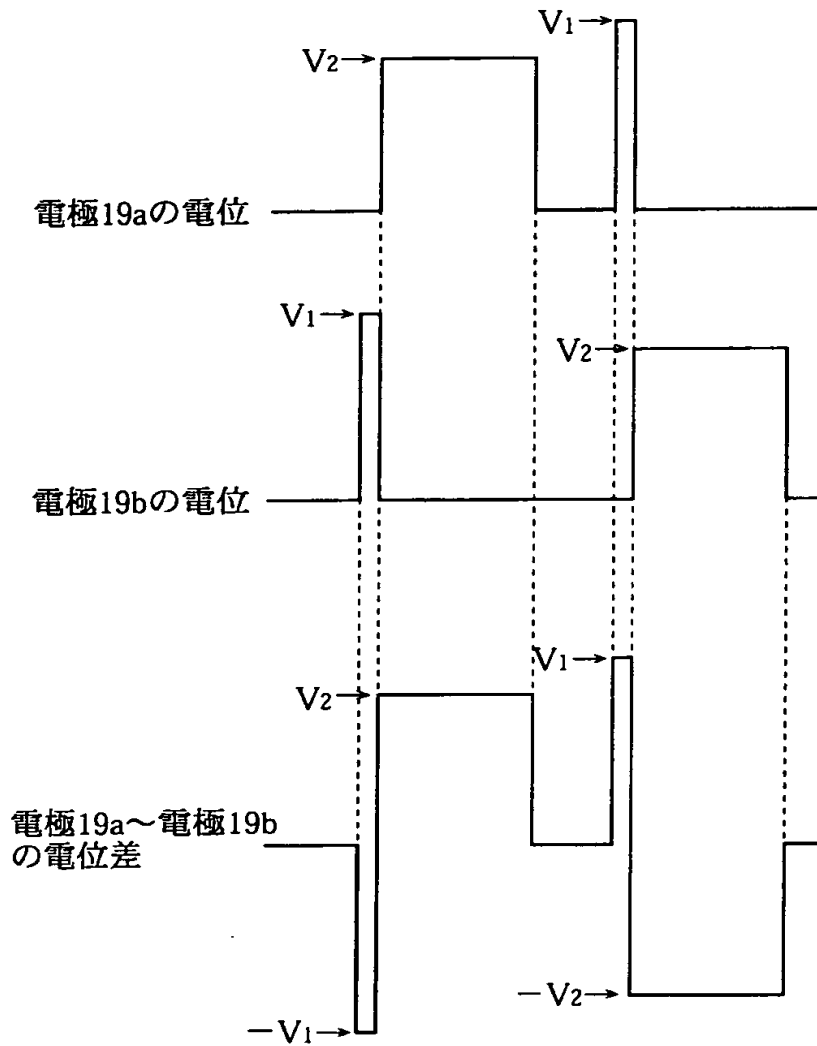
【図 9】



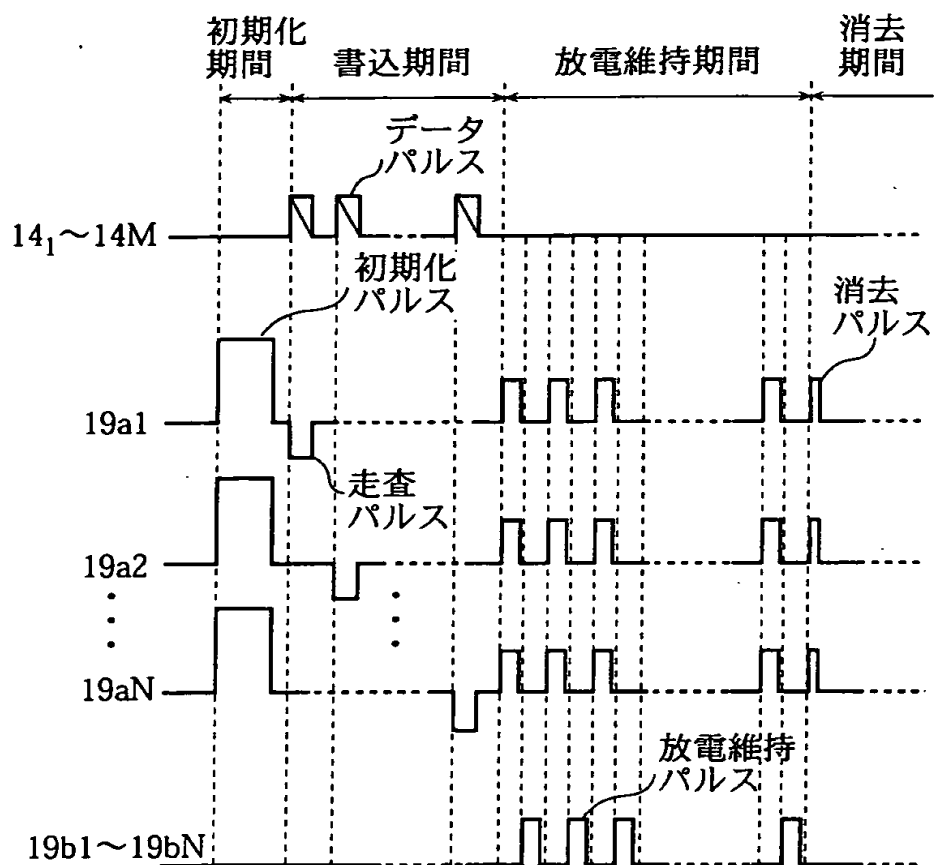
【図 1 0】



【図 1 1】



【図 1 2】



【書類名】 要約書

【要約】

【課題】 PDPをはじめとするガス放電パネルを駆動する際に、放電維持期間における放電遅れの発生を抑えて画質を向上させると共に、無効電流の発生を抑えて発光効率を向上させることを目的とする。

【解決手段】 放電維持期間において、走査電極群 19 a と維持電極群 19 b との間に極性を入れ替えながら放電維持パルスが印加されるが、各放電維持パルスの先縁に先立って当該維持パルスとは逆極性のパルスを短時間印加する。

この逆極性のパルスの電圧 V_{min} は、維持パルス電圧 V_s に対して電圧絶対値が 1.0 倍以上で、維持パルス電圧に対して電圧絶対値が 1.0 倍以上になる時間は 100 ns 以下に設定するのが好ましい。

【選択図】 図 8

出 願 人 履 歴 情 報

識別番号 [000005821]

1. 変更年月日	1990年 8月28日
[変更理由]	新規登録
住 所	大阪府門真市大字門真1006番地
氏 名	松下電器産業株式会社